

DAFTAR GAMBAR

	Halaman
Gambar 2.1.1 Diagram Pemroses dan peraga sederhana 4 bit	3
Gambar 2.1.1.1 Simbol Umum ALU	4
Gambar 2.2.1.1 Simbol Logika 74LS181 Aktif Tinggi.....	7
Gambar 2.2.2.1 Simbol Logika 74LS670	10
Gambar 2.2.3.1 74LS04	12
Gambar 2.2.4.1 Simbol Penampil 7 Ruas	13
Gambar 2.2.5.1 74LS47	14
Gambar 2.2.6.1 74LS241	16
Gambar 3.1.1.1 74LS181	17
Gambar 3.1.1.2 Pengujian Operasi Penjumlahan	19
Gambar 3.1.1.3 Pengujian Operasi Pengurangan	20
Gambar 3.1.2.1 74LS670	21
Gambar 3.1.2.2 Pengujian 74LS670	22
Gambar 3.1.3.1 Gerbang Pembalik	23
Gambar 3.1.3.2 Pengujian 74LS04	23
Gambar 3.1.4.1 Penampil Tujuh Ruas	24
Gambar 3.1.4.2 Pengujian Penampil Tujuh Ruas	24
Gambar 3.1.5.1 74LS47	25
Gambar 3.1.5.2 Pengujian 74LS47	25
Gambar 3.1.6.1 74LS241	26
Gambar 3.1.6.2 Pengujian 74LS241	27
Gambar 3.2.1 Skema Pengolah dan Peraga	28
Gambar 3.2.2 Skema Masukan	28
Gambar 3.2.3 Rangkaian Pada Operasi Penjumlahan	31